

科目名	システムLSI設計工学	英文表記	System LSI Design Engineering		2013/4/5		
科目コード	6211						
教員名:山田親穂 技術職員名:						修正	
対象学科／専攻コース	学年	必・選	履修・学修	単位数	授業形態	授業期間	
創造システム工学専攻・電子通信システム工学コース	専1	選	学修	2単位	講義	前期	
科目目標	システムLSI設計およびHW/SW協調設計の基礎を理解できる。システムLSIの設計手法を理解できる。						
総合評価	システムLSI設計およびHW/SW協調設計の基礎の理解を課題発表(50%)により評価する。システムLSIの設計手法の理解を課題レポート(50%)により評価する。						
科目目標達成度とJABEE目標との対応	科目達成度目標(応答するJABEE教育目標)			達成度目標の評価方法		目標割合	
	① システムLSI設計およびHW/SW協調設計の基礎を理解できる。(A-3)			⇒ 設計の基礎の理解について課題発表により評価する。		50%	
	② システムLSIの設計手法を理解できる。(A-3)			⇒ 設計手法の理解について課題レポートにより評価する。		50%	
本科・専攻科教育目標	1	2	3	4	JABEEプログラム名称	情報通信システム工学	
	○		◎		JABEEプログラム教育目標	A-3	
評価方法と評価項目および関連目標に対する評価割合							
		目標との関連	定期試験	小テスト	レポート	その他(演習課題、発表・実技・成果物等)	
評価項目			0	0	50	50	100
基礎的理解						25	25
応用力(実践・専門・融合)					25		25
社会性(プレゼン・コミュニケーション・PBL)						25	25
主体的・継続的学修意欲					25		25
授業概要、方針、履修上の注意	システムLSI設計の上位設計から実装設計までの設計手法の基礎知識を習得する。授業は統一プラットフォームの組込み機器を用いて、各自で設計するシステムを立案し、システムを実装することを目指す。毎回の講義の始めに進捗状況を報告し、最終的に課題レポートを作成する。						
教科書・教材	プリントおよび電子データを配布する。						

授業計画					
週	授業項目	時間	授業内容	自学自習(予習・復習)内容	セルフチェック
1	システムLSIの概要	2	シラバスを用いた講義および概要の説明	予習課題	
2	システムレベル設計(1)	2	システムLSI設計の流れ	復習・予習課題	
3	システムレベル設計(2)	2	システムレベル設計の流れ	復習・予習課題	
4	システムレベル設計(3)	2	機能仕様設計、アーキテクチャ設計、通信設計	復習・予習課題	
5	システムレベル設計(4)	2	C言語ベース設計	復習・予習課題	
6	システムレベル設計(5)	2	HW/SW協調シミュレーション	復習・予習課題	
7	組込みソフトウェア開発技術	2	組込みソフトウェア向けコンパイラ、組込みOS	復習・予習課題	
8	前期中間試験(行事予定で適宜変更可)	2			
9	ハードウェア設計手法(1)	2	ハードウェア記述言語	復習・予習課題	
10	ハードウェア設計手法(2)	2	高位合成、論理合成	復習・予習課題	
11	ハードウェア設計手法(3)	2	レイアウト合成、タイミング解析、低消費電力設計	復習・予習課題	
12	検証と検査(1)	2	動的検証、静的検証	復習・予習課題	
13	検証と検査(2)	2	故障モデル、テスト容易化設計	復習・予習課題	
14	システムLSI設計の将来動向	2	IPコアによる再利用技術、プロトグラム素子の利用	復習・予習課題	
15	まとめ	2	課題レポート作成		
期末	期末試験	[0]			
期末	期末試験	[2]			
	学習時間合計	30	実時間	22.5	
自学自習(予習・復習)内容(学修単位における自学自習時間の保証)					
①	各講義に対するレポート作成			標準的所用時間(試行) 各3時間 × 15回	
②	課題発表の準備			各5時間 × 3回	
備考欄					
(共通記述) ・ この科目はJABEE対応科目である。 (各科目個別記述) ・ この科目の主たる関連科目はコンピュータアーキテクチャ(3年)、情報通信総合演習(4年)である。					

学習時間は、実時間ではなく単位時間で記入する。(45分=1、90分=2)