科目	3名		電子回路 I	***			2047/4/7							
科目コード 3212			3212	英文表	Electro	onics Circuits I	2017/4/7							
	名: 高 		彦				修正							
<b>投</b> 們#	<b>職員名</b>		学科/専攻コース	学年	必・選 履修	·学修 I 単位数	┃ ┃ 授業形態 ┃ 授第	期間						
			通信システム工学科			<b>夏修</b> 2単位	39 4 · · · · · · · · · · · · · · · · · ·	<b>五年</b>						
科目目標 【MCC目標】		アナログ回路で使用される基本素子(抵抗、コイル、コンデンサ、ダイオード、トランジスタ)の動作原理および基本的なアナログ回路(電力増幅回路・発振回路・変調回路)の構成や動作を理解し説明できることを目標とする。 【V-C-3】【V-C-4】												
総合	評価		・後期評価:定期試! 末評価は前期評価。											
	目標			達成度目標の		ルーブリック	Г Т							
	割合	科	料目達成度目標 ————————————————————————————————————	評価方法	理想的な 標準的な 到達レベル(優) 到達レベル(良)		最低限必要な 到達レベル(可)	セルフ チェック						
	15%	1	・徴・をギい一で・ン等き・ン理ギいンを・ジ作・価る ダを pr理一て電き バジ価る バジ解一てジ説電スを F回 イ説接解 バ pr について が でのまでのまでのよりです。 ポタ路 ポタエドポタで が でのまの でのまの でのまり であく かい アイカーでの まで かん でん かん かん でん かん でん かん でん かん でん かん	正しく説明できる か定期試験および 講義での小テスト で評価する。	き・をギい一文で・ン等章き・ン理ギいンをに・ジ作細る pn解バロ電章きバジ価でるバスしババスと明界の図説電な図のをにいり接特詳。ポタ路細 ポタ、バイタ文で効構文図のをに ラ特図説 ラ構れ変のをに ラ特図説 ラといる カー サー リー	・ 徴き・を打り一略・ン等説・ン理ギいンのる・ジ作き・価明 がのる p理一て電をバジ価明バジ解一てジ概。電スのる F回でイ概、接解バーな説がス回でイスし、バイタを 別構略 ののる かい 接特明ポの路きポタ、バイタを 別構を 特概一を のエ図合性で一特のる一構れ図一静明 ト造説 徴略の明 満れを電概るト徴概 ト造ルをう特で ラと明 とを特で 造ル用流 。ラとを ラを 用う性き ン動で 等説	は、 では、 では、 では、 では、 では、 では、 では、 で							
科目達成度目標	15%	2	<ul> <li>利得、周波数帯域、インピーダンス整合等の増幅回路の基礎事項を説明できる。</li> <li>トランジスタ増幅器のバイアス方法を説明できる。</li> </ul>	正しく計算できる	・ 利得、周波数帯域、インピーダンス整合等の増幅項を調できる。 ・ トランジスタ増 に説明でまるがイアスタ増 におのバイアのできる。	域、インピーダンス 整合等の増幅回 路の基礎事項の 概略を説明でき る。 ・トランジスタ増 幅器のバイアス方	・利得、は、大学のでは、大学をは、大学のでは、大学のは、大学のは、大学のは、大学のは、大学のは、大学のは、大学のは、大学の							

_														
	15%	3	特性を る。 ・ 反 非反	算増幅を説明で を説明で 転増幅に を増幅に なを説明	でき 器や 器等	正しく設計・株できるか定期 および講義で テストで評価	<sub>再风か</sub> 月試験 ごの小	特性を できる ・ 反車 非反斬	〒	・ 演算増幅 特性の概略 できる。 ・ 反転増幅 非反転の側できる。	を説明 器や 器等	特性の 説明で ・ 反輔 の回路		
	15%	4	ンのし路こ・並計・ス考に訪が、連手が変し、	成ったれ汁で列せが想で イカカら算き共振で変る まで変る はいまでで はいまで はいまで はいまで はいまで はいまで はいまで はいま	分明 対明 対明 で の の の の の の の の の の の の の	正しく設計・株できるか定期 および講義でテストで評価	試験での小	ンの説流用る・並成で・のス考明回い。直列しき理構	削共振回路と 法振回路を構 その計算が	<ul><li>・ンの明回る・並大き・構を がえた。のが列共か。想機で が見いのが列共か。想機で を が見りまる。理 が が が が が が が が が が が が が が が が が が が</li></ul>	分既をこる回路草 器と流れ交用。路のが の概説流い と で の略	ンのとをにき・並計考・構へ考理流し。例其を見れる。	回路の計算 いることが 対共振四書を で成の書るのの で成の参 で成の参 で成の で成の で成の で成の で成の で成の で成の で成の で成の で成の	
	40%	5	専門名 就職・ で出さ 路に関 の70%	電子工分野の対線入試験れる電視連ずを対すった。	資格・ 試験等 意気回 る問題 ・解け	応用問題をI 理解して計算 るかを定期記 評価する。	でき	専門分就職・対の出さい。 路に関 の70%	電子工学の↑野の資格・編入試験等 編入試験等れる電気回 調連する問題 程度を解けいてい	電気・電子工専門分野の意就職・編入記で出される電路に関連するの50%程度をる学力がついる。	資格・ 試験等 意気回 る問題 ・解け	専門分 就職・ で出さ 路に関 の30%	電子工学の分野の資格・編入試験等れる電気回 調連する問題程度を解けいがついてい	
本科·I 教育	専攻科 日煙	1	2	3	4		必要な	基礎失		実践力のある。				
1X F1	H 188	0		0						ぶことのできる		育成す	る	
評価方法と評価項目および関連目標に対する評価割合														
目標との関連						定期試験	小ラ	トスト	レポート	その他(演習課題・発表・実 技・成果物等)	総合	評価	セルフチェ	ック
評価項目				100		0	0	0	10	00				
<b>基礎的理解</b> 12345					70						0			
応用力(実践·専門·融合) ⑤					20						20			
社会性(プレゼン・コミュニケーション・PRL)					Λ	I			1	1 7	n			

	目標との関連	定期試験	小テスト	レポート	その他(演習課題・発表・実 技・成果物等)	総合評価	セルフチェック				
評価項目		100	0	0	0	100					
基礎的理解	12345	70				70					
応用力(実践·専門·融合)	5	20				20					
社会性(プレゼン・コミュニケーション・PBL)		0				0					
主体的·継続的学修意欲	<b>⑤</b>	10				10					

授業概要、 方針、履修 上の注意

本講義では、アナログ回路で使用される基本素子(抵抗、コイル、コンデンサ、ダイオード、トランジスタ)の動作原理および基本的なアナログ回路の構成や動作を図解中心で講義を行う。 本講義により基本的なアナログ回路を自分で構成できるようになるのが望ましい。

教科書• 教材

専修学校教科書シリーズ 電子回路(1)コロナ社, 演習問題プリント

						授 業 計 画		
0	授	業	項	目	時間	授 業 内 容	自学自習 (予習・復習)内容	セルフ チェック
1	半導体、	pn接台	【航】		2	半導体(p型 n型)について		
2	ダイオー				2	ダイオードの構造および電流電圧特性について		
3	バイポーラ	トランジス	スタの基	本構造【航】	2	バイポーラトランジスタの構造(npn、pnp型)について		
4	バイポーラ	トランジス	スタの接	接地方式【航】	2	バイポーラトランジスタの接続方式と電流電圧特性		
5	トランジス	スタの負	負荷網	饥航】	2	バイポーラトランジスタ増幅回路の考え方(直流負荷線)1		
6	トランジス	スタの負	負荷約	[2【航】	2	バイポーラトランジスタ増幅回路の考え方(直流負荷線)2		
7	トランジス	スタの負	負荷約	叔【航】	2	バイポーラトランジスタ増幅回路の考え方(交流負荷線)		
8	中間試験	(行事	予定で	週変更化)	2	これまで学んだ範囲で試験を行う。		
_	試験返刦				2	試験内容の解説を行う。		
_	バイアス				2	直流動作回路の考え方・計算方法について		
11				回路1【航】	2	電界効果トランジスタの構造と電流電圧特性について		
12				価回路【航】				
				果回路【航】	2	T形・hパラメータを用いたトランジスタ等価回路について		
					2	電界効果トランジスタの等価回路と計算方法について		
	増幅回路				2	増幅回路の計算方法について		
	増幅回路			52【机】	2	増幅回路の計算方法について		
期末	=+ F4 YC +i		試験		[2]	これまで学んだ範囲で試験を行う。		
	試験返却 RC結合 <sup>均</sup>	· · · · · · · · · · · · · · · · · · ·			2	試験内容の解説を行う。 RC結合増幅回路の機能・計算方法について		
	増幅回路				2	回路内のコンデンサの働きについて		
19	トランス糸	吉合回	路【舫	[]	2	トランス結合増幅回路の機能・計算方法について		
	負帰還增				2	負帰還増幅回路の機能・計算方法について		
	A級増幅				2	A級増幅回路の計算方法について1		
	A級増幅				2	A級増幅回路の計算方法について2		
23	中間試験	(行事:	予定で	週変更化)	2	これまで学んだ範囲で試験を行う。		
24	試験返却	₽∙問題	解説		2	試験内容の解説を行う。		
	B級増幅				2	B級増幅回路の計算方法について1		
	B級増幅				2	B級増幅回路の計算方法について2		
				ンタリ接続	2	ダーリントン_コンブリメンタリ接続について		
	差動増幅		【航】		2	差動増幅回路の機能・計算方法について		
29	OPアンフ	<u> </u>			2	OPアンプ・発振回路・変復調回路などについて 増幅回路の設計・計算方法について		
	増幅回路			<b>5</b>		増幅回路の設計・計算万法について		
期末		期木	試験	Intellet V 크디	[2]	これまで学んだ範囲で試験を行う。	15	
		<u> </u>		時間合計			45	1 n± 8P
<b>①</b>						学修単位における自学自習時間の保証)	標準的所用	時間
1	この科目	は復作	<b>多</b> / 形思	ミリケニタン、こ	_ひ(順(	の記入は不要		
<u>2</u>								
<u>এ</u>								

備考欄

## (各科目個別記述)

- この科目の主たる関連科目は、電気回路 I(2年)、電気回路 I(3年)、電子回路 I(3年)である。 (モデルコアカリキュラム)
- ・対応するモデルコアカリキュラム(MCC)の学習到達目標、学習内容およびその到達目標を【】内の記号・番号で 示す。

## (航空技術者プログラム)

- 【航】は航空技術者プログラムの対応項目であることを意味する。

(学位審査基準の要件による分類・適用) 科目区分: [A群(講義・演習科目)] 電気電子工学の基礎となる科目

学習時間は、実時間ではなく単位時間で記入する。(45分=1、90分=2)